

晶片系統設計學程  
110學年度第1學期開課資訊

課表查詢日期：110.09.08

課號	課程名稱	開課班級	學分數	學程選別	授課老師	上課教室	上課時間	備註
EXBB50	數位系統設計	四子二甲	3	必修	楊信佳		2-5, 4-3, 4-4	
CSB230	數位邏輯設計	四資工二甲	3	必修	詹森仁		1-6, 1-7, 5-8	
CSB230	數位邏輯設計	四資工二乙	3	必修	詹森仁		3-3, 3-4, 5-7	
EEB1F0	數位邏輯設計	四電一甲	3	必修	姚斌		2-1, 2-2, 4-5	
EEB1F0	數位邏輯設計	四電一乙	3	必修	黃金增		2-3, 2-4, 2-5	
EEB1F0	數位邏輯設計	四電一丙	3	必修	楊國峰		5-5, 5-6, 5-7	
CSBHF0	作業系統	四資工三甲	2	必修	李懋楨		5-3, 5-4	
CSBHF0	作業系統	四資工三乙	2	必修	李懋楨		3-3, 3-4	